

Tecno Lógicas

ISSN: 0123-7799 tecnologicas@itm.edu.co

Instituto Tecnológico Metropolitano Colombia

López-López, Jaime A.; Tejada-Arango, Diego A.; López-Lezama, Jesús M. Planeamiento AC de la expansión de la red de transmisión considerando repotenciación de circuitos y ubicación de capacitores Tecno Lógicas, vol. 19, núm. 37, julio-diciembre, 2016, pp. 61-77 Instituto Tecnológico Metropolitano Medellín, Colombia

Disponible en: http://www.redalyc.org/articulo.oa?id=344247320005



Número completo

Más información del artículo

Página de la revista en redalyc.org



Tecno Lógicas

ISSN 0123-7799 Vol. 19, No. 37, pp. 61-77 Julio-diciembre de 2016

© Copyright 2015 por Autores y Tecno Lógicas Este trabajo está licenciado bajo una Licencia Internacional Creative Commons Atribución (CC BY)



Planeamiento AC de la expansión de la red de transmisión considerando repotenciación de circuitos y ubicación de capacitores

AC transmission network expansion planning considering circuits repowering and location of capacitors

Jaime A. López-López ¹, Diego A. Tejada-Arango ², y Jesús M. López-Lezama ³

> Recibido: 23 de noviembre de 2015, Aceptado: 4 de mayo de 2016

Cómo citar / How to cite

J.A. López-López, D.A. Tejada-Arango y J.M. López-Lezama, "Planeamiento AC de la expansión de la red de transmisión considerando repotenciación de circuitos y ubicación de capacitores", *Tecno Lógicas*, vol. 19, no. 37, pp. 61-77, 2016.

Ing. Electricista, Dirección Programación de la Operación XM S.A. E.S.P. Colombia, jalopez@xm.com.co

M. Sc. en Ingeniería, Instituto de Investigación Tecnológica, Universidad Pontificia Comillas, Madrid- España, Tejada@iit.comillas.edu.

Ph.D. en Ingeniería Eléctrica, Depto. de Ingeniería Eléctrica, Facultad de Ingeniería, Universidad de Antioquia. jmaria.lopez@udea.edu.co

Resumen

En este artículo se aborda el problema de Planeamiento de la Expansión de la Red de Transmisión (PERT). El PERT consiste en determinar el conjunto de nuevos circuitos necesarios en un sistema de potencia, para atender una demanda futura. En su versión clásica, el PERT considera como candidatos de solución únicamente la adición de nuevas líneas y transformadores. La principal contribución de este artículo consiste en la inclusión de candidatos de solución no convencionales en el PERT. Dichos candidatos de solución son la repotenciación de circuitos existentes y la ubicación de bancos de capacitores. Para tener en cuenta estos últimos se considera un modelo AC de la red de transmisión. La solución al modelo propuesto es llevada a cabo mediante un Algoritmo Genético Híbrido. Los resultados obtenidos son contrastados y validados con publicaciones previas de la literatura técnica. Los sistemas de prueba utilizados son el sistema Garver y el sistema IEEE de 24 barras. Los resultados obtenidos en ambos sistemas muestran que la inclusión de los candidatos no convencionales propuestos en este artículo permite disminuir los costos de la expansión de la red. Este hecho puede servir como indicador para que el planeador del sistema contemple nuevas posibilidades en los estudios de expansión.

Palabras clave

Algoritmos genéticos, planeamiento de la transmisión, programación matemática, repotenciación de líneas, ubicación de capacitores.

Abstract

This paper deals with the Transmission Network Expansion Planning (TNEP) problem. The TNEP consists of finding a set of new circuits on a power system, which is needed to attend a future demand. In its classical version, the TNEP only considers as solution candidates the addition of new lines and transformers. The main contribution of this paper consists in the inclusion of non-conventional solution candidates, namely the repowering of existing circuits and the location of capacitor banks. To take into account these last ones an AC model of the transmission network is considered. The solution of the proposed model is carried out using a Hybrid Genetic Algorithm. Results are compared and validated with previous works in the technical literature. The test systems used are the Garver system and IEEE 24 bus system. The results obtained in both systems showed that the inclusion of the non-conventional candidates, proposed in this paper, allows to reduce the cost of network expansion. This fact may be useful as an indicator for the system planner to consider new possibilities in the expansion studies.

Keywords

Genetic algorithms, transmission planning, mathematical programming, line repowering, location of capacitors.

1. INTRODUCCIÓN

El Planeamiento de Expansión de la Red de Transmisión (PERT), en su versión clásica, consiste en identificar un conjunto de nuevos elementos que deben ser incorporados a la red de transmisión, de tal modo que se atienda la demanda futura a mínimo costo. Dichos elementos son comúnmente líneas y transformadores. Sin embargo, dadas las crecientes restricciones ambientales, cada vez es más difícil acceder a espacio disponible para la construcción de nuevas líneas de transmisión. En este contexto, la repotenciación de redes existentes y ubicación de capacitores constituven opciones atractivas para el problema del PERT. Algunas aplicaciones del uso de repotenciación como solución de la expansión de la red en sistemas reales son reportadas en [1], [2].

El modelo matemático del PERT más aproximado a la realidad, corresponde a un problema de programación no lineal entero mixto. Es decir, involucra funciones no lineales, como también variables reales y enteras. Numerosas publicaciones se han enfocado en mostrar los diferentes modelos para la representación del PERT. En [3] se ilustran el modelo de transporte, modelo DC, modelo híbrido y modelo disyuntivo. Por otro lado, el modelo AC ha sido explorado en [4], [5].

Al simplificar el PERT se puede obtener un modelo que pueda ser abordado usando programación matemática clásica (Programación Lineal, Programación no Lineal, Programación Lineal Entera Mixta, Programación Cuadrática y Programación Dinámica). Algunas contribuciones a la solución del PERT usando programación matemática clásica, sobre las cuales se pueden consultar en [6]–[9].

Por otro lado, el PERT también ha sido abordado mediante técnicas heurísticas, metaheurísticas y versiones híbridas de estas últimas. Dentro de las técnicas metaheurístias se destacan los Algoritmos Genéticos, Búsqueda Tabú, y Enjambre de Partículas, como puede encontrarse en [10]-[14].

A pesar de que en la literatura técnica se han propuesto muchas metodologías para abordar el problema del PERT [15], [16], todavía no se ha incorporado, de forma explícita en los modelos de optimización, la posibilidad de incluir candidatos no convencionales como repotenciación de circuitos y ubicación de capacitores. Sin embargo, existen trabajos en los que se considera la inclusión de compensación serie en circuitos existentes o el cambio de nivel de tensión en ciertos circuitos para el PERT, como se propone en [17]–[19].

El aporte principal de este artículo es el modelamiento de este tipo de candidatos en una versión AC del PERT. Los resultados obtenidos muestran que la inclusión de estos nuevos candidatos, en ocasiones, puede contribuir con opciones de expansión de menor costo para la solución del PERT.

2. NOMENCLATURA

Para mayor claridad, la nomenclatura usada en el modelo se presenta en la Tabla 1.

3. FORMULACIÓN MATEMÁTICA AC DEL PERT

El modelo AC para el PERT (reportado en [4], [5], está dado por las ecuaciones (1)-(10) y se ilustra a continuación.

$$Min v = c^T n \tag{1}$$

Sujeto a:

$$P(V,\theta,n) - P_G + P_D = 0 (2)$$

$$Q(V,\theta,n) - Q_G + Q_D = 0 \tag{3}$$

$$\underline{P}_G \le P_G \le \overline{P}_G \tag{4}$$

$$Q_G \le Q_G \le \bar{Q}_G \tag{5}$$

$$\underline{V} \le V \le \bar{V} \tag{6}$$

$$(N+N^0)S^{from} \le (N+N^0)\bar{S} \tag{7}$$

$$(N + N^0)S^{to} \le (N + N^0)\bar{S}$$
 (8)

$$0 \le n \le \bar{n} \tag{9}$$

n entero y
$$\theta$$
 ilimitado (10)

Tabla 1. Nomenclatura usada en el modelo propuesto Fuente: autores

	Fuente: autores
v	Costo de inversión
c^T	Vector de costos transpuesto
n	Vector de circuitos agregados
\bar{n}	Límite máximo de circuitos a ser agregados
P_G, Q_G	Vectores de potencia activa y reactiva generada
P_D, Q_D	Vectores de potencia activa y reactiva demandada
$ar{P}_G,\ ar{Q}_G$	Límites máximos de generación de potencia activa y reactiva
\underline{P}_G , \underline{Q}_G	Límites mínimos de generación de potencia activa y reactiva
V	Vector de magnitud de tensiones
\bar{V} , \underline{V}	Límites máximos y mínimos de las magnitudes de tensiones
N	Matriz diagonal que contiene el vector n (circuitos agregados)
N ⁰	Matriz diagonal que contiene los circuitos existentes en la configuración base
$S^{from}, S^{to}, \bar{S}$	Vectores de flujo de potencia aparente en ambos terminales de las ramas y su
	límite máximo
θ_{ij}	Diferencia angular entre la barra i y la barra j
g_{ij}	Conductancia entre la barra i y la barra j
b _{ij}	Susceptancia entre la barra i y la barra j
$b^{\mathrm{sh}}_{\mathrm{ij}}$	Susceptancia en derivación de la línea de transmisión o transformador <i>i-j</i>
n_{ij}^0	Circuitos existentes en la configuración base
b_{ij}^0	Susceptancia entre la barra i y la barra j (configuración base)
$(b_{ij}^{sh})^0$	Susceptancia en derivación de la línea de transmisión o transformador i-j (confi-
,	guración base)
v	Costo de inversión
c^T	Vector de costos transpuesto
n	Vector de circuitos agregados
\bar{n}	Límite máximo de circuitos a ser agregados
P_G, Q_G	Vectores de potencia activa y reactiva generada
P_D, Q_D	Vectores de potencia activa y reactiva demandada
\bar{P}_G, \bar{Q}_G	Límites máximos de generación de potencia activa y reactiva
\underline{P}_G , \underline{Q}_G	Límites mínimos de generación de potencia activa y reactiva
V	Vector de magnitud de tensiones
\overline{V} , \underline{V}	Límites máximos y mínimos de las magnitudes de tensiones
N	Matriz diagonal que contiene el vector n (circuitos agregados)
N ⁰	Matriz diagonal que contiene los circuitos existentes en la configuración base
$S^{from}, S^{to}, \bar{S}$	Vectores de flujo de potencia aparente en ambos terminales de las ramas y su
	límite máximo
θ_{ij}	Diferencia angular entre la barra i y la barra j
g _{ij}	Conductancia entre la barra i y la barra j
b _{ij}	Susceptancia entre la barra i y la barra j
b ^{sh}	Susceptancia en derivación de la línea de transmisión o transformador <i>i-j</i>
n_{ij}^0	Circuitos existentes en la configuración base
b_{ij}^{0}	Susceptancia entre la barra i y la barra j (configuración base)
$(b_{ij}^{sh})^0$	Susceptancia en derivación de la línea de transmisión o transformador i-j (confi-
	guración base)

La Ec. (1) representa la función objetivo, que en ese caso consiste en minimizar el costo de inversión v, expresado como la multiplicación del vector de costos transpuesto (cT) por el número de circuitos agregado (n). Las restricciones (2) y (3) representan los balances nodales de potencias activa y reactiva, respectivamente. Note que estas expresiones, como se especifica más adelante, están dadas mediante el modelo AC de la red. Las restricciones (4) y (5) representan los límites mínimos y máximos de generación de potencia activa, y reactiva, respectivamente. La restricción (6) indica los límites mínimos y máximos de la magnitud de tensión en todos los nodos del sistema. Las restricciones (7) y (8) representan los límites de potencia aparente en la red. Estos tienen en cuenta los circuitos actuales y los nuevos circuitos agregados. La restricción (9) indica el número máximo de circuitos a ser agregado v finalmente, la restricción (10) indica la naturaleza de n y θ . Los elementos de los vectores de invección de potencia $P(V,\theta,n)$ y $Q(V,\theta,n)$ son calculados mediante (11) y (12), respectivamente.

$$P_{i}(V,\theta,n) = V_{i} \sum_{i \in N} V_{j} [G_{ij}(n)cos\theta_{ij} + B_{ij}(n)sin\theta_{ij}]$$
 (11)

$$Q_i(V,\theta,n) = V_i \sum_{j \in N} V_j [G_{ij}(n) sin\theta_{ij} - B_{ij}(n) cos\theta_{ij}]$$
 (12)

Donde $i, j \in N$, son índices que representan las barras y N es el conjunto de todas las barras; $i ext{-} j$ representan el circuito entre la barra i y la barra j. $\theta_{ij} = \theta_i - \theta_j$ representa la diferencia angular entre la barra i y la barra j. Los elementos de la matriz de admitancias $(G \ y \ B)$ están dados por (13) y (14).

$$G = \begin{cases} G_{ij}(n) = -(n_{ij}g_{ij} + n_{ij}^{0}g_{ij}^{0}) \\ G_{ii}(n) = \sum_{j \in \Omega_{i}} (n_{ij}g_{ij} + n_{ij}^{0}g_{ij}^{0}) \end{cases}$$
(13)

$$B = \begin{cases} B_{ij}(n) = -(n_{ij}b_{ij} + n_{ij}^{0}b_{ij}^{0}) & (14) \\ B_{ii}(n) = b_{i}^{sh} + \sum_{j \in \Omega_{i}} \left[n_{ij}(b_{ij} + b_{ij}^{sh}) + n_{ij}^{0}(b_{ij}^{0} + (b_{ij}^{sh})^{0}) \right] \end{cases}$$

Donde Ω_i representa el conjunto de todos los buses directamente conectados al bus i. Note que en (14), se considera la posibilidad de adicionar un circuito nuevo (línea o transformador) en paralelo con uno existente (en el caso base), aunque los parámetros del circuito equivalente pueden ser diferentes. En este caso, las derivaciones de los transformadores no son considerados. Tanto las líneas de transmisión como los transformadores tienen circuitos equivalentes similares.

Los elementos (i-j) de los vectores S^{from} y S^{to} son obtenidos a partir de las ecuaciones (15)-(20).

$$S_{ij}^{from} = \sqrt{\left(P_{ij}^{from}\right)^2 + \left(Q_{ij}^{from}\right)^2} \tag{15}$$

$$P_{ii}^{from} = V_i^2 g_{ii} - V_i V_i (g_{ii} cos\theta_{ii} + b_{ii} sin\theta_{ii})$$
 (16)

$$Q_{ii}^{from} = -V_i^2 (b_{ii}^{sh} + b_{ij}) - V_i V_i (g_{ij} sin\theta_{ij} - b_{ij} cos\theta_{ij})$$
 (17)

$$S_{ii}^{to} = \sqrt{(P_{ii}^{to})^2 + (Q_{ii}^{to})^2}$$
 (18)

$$P_{ii}^{to} = V_i^2 g_{ii} - V_i V_i (g_{ii} cos\theta_{ii} + b_{ii} sin\theta_{ii})$$
 (19)

$$Q_{ii}^{to} = -V_i^2 (b_{ii}^{sh} + b_{ii}) - V_i V_i (g_{ii} sin\theta_{ii} - b_{ii} cos\theta_{ii})$$
 (20)

El modelo descrito anteriormente representa un problema de Programación no Lineal Entero Mixto (PNLEM), de alta complejidad, pues es no convexo y presenta múltiples óptimos locales (multimodal) v explosión combinatorial. En la literatura especializada, el PERT es comúnmente abordado aplicando simplificaciones a las ecuaciones de balance de potencia y fluio de carga (modelo DC), ignorando el efecto de la potencia reactiva y la variación de las tensiones en la red. Estas simplificaciones dan lugar a un modelo de Programación Lineal Entero Mixto (PLEM), que puede ser abordado mediante técnicas de optimización matemática clásica que garantizan, en la mayoría de los casos, la obtención de un óptimo global en un tiempo finito. Se debe aclarar que la obtención de tal óptimo

depende en gran medida de las características y complejidad del problema bajo estudio; es decir, el tamaño, nivel de radialidad, cantidad de candidatos, posibles combinaciones de soluciones factibles, entre otros. La inclusión de estos aspectos conlleva a un modelo matemático más complejo y un mayor esfuerzo computacional. En este artículo hemos querido abordar el modelo AC, que si bien es más complejo, puede entregar soluciones más aproximadas a la realidad (especialmente en el corto y mediano plazo del planeamiento). Por lo tanto, se ha optado por la utilización de una metaheurística como técnica de solución del modelo propuesto.

4. METODOLOGÍA PROPUESTA

Para hallar la solución que representa el menor costo para el problema del PERT, se utiliza un Algoritmo Genético Híbrido (AGH). La implementación se realizó en MATLAB, usando como sub-rutina para calcular los flujos de potencia el paquete de archivos MATPOWER [20]. Para efectos de presentar el detalle del AGH a continuación se utiliza el sistema de prueba Garver; no obstante, la implementación del sistema IEEE de 24 barras es similar.

4.1 Codificación

En la Fig. 1 se presenta la codificación utilizada usando como ejemplo los parámetros del sistema Garver [21] (los parámetros del sistema IEEE de 24 barras pueden ser consultados en [5]). La codificación se basa en un vector de 18 bits. Los primeros 15 bits corresponden a los corredores del sistema. El contenido de las casillas indica el número de circuitos en el corredor correspondiente. Los 3 bits finales indican los nodos 2, 4 y 5, donde es posible ubicar bancos de capacitores. El contenido de la casilla correspondiente, indica el número de pasos a los cuales se ajusta el banco de capacitores.

Los primeros 15 bits, enteros de 0 a 5, indican el número de circuitos en el corredor correspondiente. Por ejemplo, observe que en los corredores 1-5 y 2-3 existe solo una línea. Los enteros 6 7 y 8, indican el número de circuitos repotenciados que pueden ser 1, 2 o 3, respectivamente. Por ejemplo, en el corredor 1-2 se indica que hay 2 circuitos repotenciados. La repotenciación de circuitos solo es considerada como una opción de expansión en los corredores donde originalmente hav líneas. En el sistema Garver estos son los corredores 1-2, 1-4, 1-5, 2-3, 2-4 y 3-5, los cuales se han marcado con asterisco. Note que estas casillas no podrán tomar valores iguales a cero, va que por definición poseen circuitos.

La codificación descrita anteriormente se ha hecho con base en el sistema de prueba de Garver reportado en [21], el cual ha sido utilizado de forma recurrente por diversos académicos para probar nuevos modelos y métodos de solución del PERT. Sin embargo, la codificación se puede escalar para representar cualquier otro sistema (por ejemplo, para el sistema IEEE de 24 barras). Los primeros bits representarían el número de corredores donde ubicar nuevos circuitos y los últimos, el número de barras donde es posible ubicar bancos de capacitores.

4.2 Función Objetivo

Cada una de las posibles soluciones del PERT tiene un costo asociado. Este costo es determinado por el número de líneas o circuitos, normales o repotenciados, y el número de bancos de capacitores que sea necesario adicionar, como se muestra en la Ec. (21).

	~		•	•		•	•				•							
	1-2	1-3	1-4	1-5	1-6	2-3	2-4	2-5	2-6	3-4	3-5	3-6	4-5	4-6	5-6	N2	N4	N5
I	7	0	3	1	0	1	6	0	0	0	4	0	0	0	0	3	0	1

Fig. 1. Codificación de los individuos. Fuente: autores

Para la validación de resultados, los costos de las nuevas líneas son tomados de las referencias [4] y [21], donde estos se dan en unidades monetarias relativas (para el sistema IEEE de 24 barras, los costos también pueden ser consultados en [5]). Para el caso de repotenciación de líneas se asume un costo relativo igual a la mitad del costo de instalar nuevos circuitos. Esto se da porque en la repotenciación se puede utilizar la misma servidumbre de la línea original, evitando adquisición de nuevos predios. Adicionalmente, para una línea repotenciada los valores de resistencia v reactancia se reducen a la mitad y su capacidad de transmisión es duplicada. En la Tabla 1 se indican los parámetros utilizados para los bancos de capacitores. De igual forma que para las líneas, el costo de los capacitores se da en unidades monetarias relativas.

Tabla 1. Parámetros de los bancos de capacitores.

Fuente: autores	
Parámetro	Valor
Número máximo de pasos (NP max)	5
Costo por paso	2
Capacidad por paso (Mvar)	20

4.3 Población inicial

Primero es generado un individuo o vector que representa una solución factible del PERT. Éste es obtenido a partir de la topología inicial (en la mayoría de los casos el flujo de carga AC no converge), adicionando aleatoriamente líneas nuevas o repotenciadas, hasta que el individuo permita la convergencia del flujo de carga AC. Finalmente, a partir de este individuo inicial factible, se procede a generar la población inicial con movimientos aleatorios en uno de los bits de este vector. Es importante mencionar que mediante un algoritmo de comprobación, se garantiza que todos los individuos de la población son diferentes, lo que permite explorar un mavor espacio de soluciones. Adicionalmente, luego de realizar los movimientos aleatorios se comprueba la factibilidad de cada uno de los individuos de la población inicial, descartando los individuos que no cumplan esta condición.

4.4 Selección por torneo

El proceso de selección por torneo consiste en tomar dos individuos de la población, evaluar su función objetivo y determinar cuál de los dos posee la mejor. Este individuo es posteriormente ingresado a una nueva población. El número de torneos realizado es n (igual tamaño que la población inicial). Este proceso se ilustra en la Fig. 2. En este proceso el mismo individuo puede eventualmente participar en más de un torneo. Sin embargo, la probabilidad de que esto ocurra es baja puesto que solo se toman dos individuos por torneo.

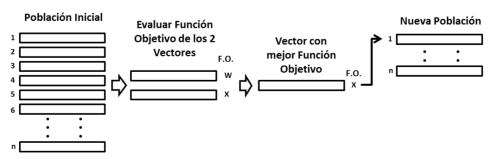


Fig. 2. Proceso de selección por torneo. Fuente: autores

4.5 Recombinación

Partiendo de la nueva población generada en el paso anterior, se lleva a cabo el proceso de recombinación el cual consiste en generar dos nuevos individuos a partir del material genético de dos padres, como se ilustra en la Fig. 3. En este caso la recombinación se hace en un solo punto, seleccionado al azar. El número de veces que se realiza la recombinación es n/2, tomando pares de individuos de la nueva población, generando una población recombinada de tamaño n.

4.6 Mutación - Búsqueda local

En el proceso de mutación se activa con una probabilidad del 50%, y consiste en realizar una búsqueda local, la cual busca mejores soluciones para cada una de las generaciones del AGH, asegurando que el algoritmo pueda converger a una solución de alta calidad. En este caso se modifica el valor de cada uno de los bits de izquierda a derecha, como se indica a continuación:

Antes de iniciar la búsqueda local se evalúa la función objetivo del vector actual y se almacena esta información como referencia. Adicionalmente, se tiene un operador "w", el cual toma los valores w = {0, 1, 2}. El valor 0 indica la reducción de una línea en el corredor que se está evaluando. El valor 1 indica la adición de una línea. El valor 2 indica que se debe evaluar la repotenciación para el corredor que se está evaluando, si éste posee circuitos existen-

tes en el caso base. En cada uno de los bits del vector (excepto en los correspondientes a los capacitores) es evaluado el operador "w" (se recorren sus 3 valores).

Para el caso de los capacitores, el valor del bit es cambiado por uno nuevo, al azar, en el rango entre 0 y 5. Cada vez que se realiza un cambio, se evalúa nuevamente la función objetivo, con el fin de determinar si esta mejora. El proceso es realizado de esta forma para enfocar la búsqueda local en reducir el número de líneas, evaluar la repotenciación y la ubicación de capacitores como posibles candidatos de solución. Una vez se termina la búsqueda local, se almacena el mejor individuo encontrado.

5. PRUEBAS Y RESULTADOS

Para calibrar los parámetros del AGH, se realizaron varios ensayos modificando el tamaño de la población, el número de torneos y la probabilidad de mutación. Los datos ajustados, mediante análisis de sensibilidad, que arrojaron mejores resultados se ilustran en la Tabla 2. En este caso en particular se encontraron resultados satisfactorios con los mismos parámetros para ambos sistemas de prueba. Sin embargo, vale la pena mencionar que el proceso de parametrización de las técnicas metaheurísticas puede variar de un sistema a otro.

Los resultados obtenidos con el AGH fueron contrastados y validados con dos publicaciones de la literatura técnica (sistema Garver). El primer caso de validación

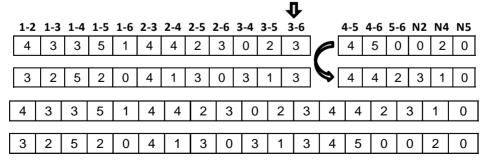


Fig. 3. Proceso de recombinación. Fuente: autores

se realiza con la publicación original de Garver [21]; el segundo caso se realiza con el mismo sistema, pero adoptando las modificaciones de red propuestas en [4]. Adicionalmente, son presentados resultados obtenidos al implementar el AGH para el sistema IEEE de 24 barras.

Tabla 2. Parámetros del AGH. Fuente: autores

Tabla 2: I arametros del figli: I delite	aatoros
Parámetro	Valor
Tamaño de la población inicial	100
Número de torneos	100
Probabilidad de mutación	50%
Número Max de generaciones	2000

5.1 Primer caso de validación – Sistema Garver

Inicialmente, para reproducir los resultados reportados en [21], no se tienen en cuenta la repotenciación de circuitos ni la ubicación de condensadores. En la Fig. 4 se ilustra la mejor solución obtenida por el AGH que coincide con la reportada en [21]. En este caso se indica la adición de 1 línea en 3-5, 4 líneas en 2-6 y 2 líneas en 4-6, para un costo de US\$ 200. En la Fig. 5 se ilustra el sistema de potencia con la solución implementada.

Posteriormente se incluyen como candidatos de solución la repotenciación de cir-

1-2	1-3	1-4	1-5	1-6	2-3	2-4	2-5	2-6	3-4	3-5	3-6	4-5	4-6	5-6	N2	N4	N5
1	0	1	1	0	1	1	0	4	0	2	0	0	2	0	0	0	0

Fig. 4. Resultado para el primer caso de validación sin candidatos no convencionales. Fuente: autores

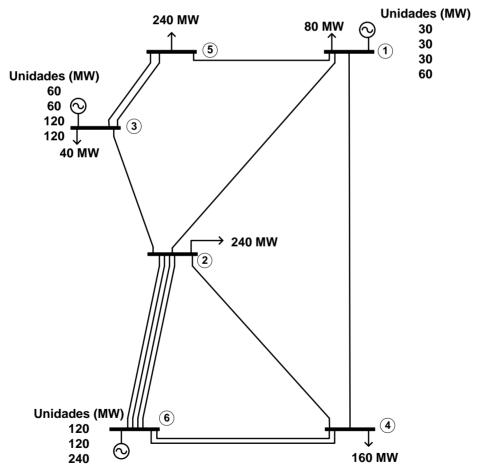


Fig. 5. Representación de la solución obtenida por el AGH sin candidatos no convencionales (primer caso de validación).

Fuente: autores

cuitos y la ubicación de bancos de capacitores, obteniendo el resultado ilustrado en la Fig. 6. Este muestra la repotenciación del circuito descrito en 3-5, la adición de 4 líneas en 2-6 y 2 líneas en 4-6, con un costo de US\$ 190. En la Fig. 7 se ilustra el sistema de potencia con la solución implementada. Se puede observar que para el primer caso de validación la inclusión de candidatos no convencionales en el PERT conduce a una reducción del costo equivalente a US\$ 10. En este caso la mejor solución encontrada no incluye la ubicación de bancos de condensadores como componentes del vector solución.

5.2 Segundo caso de validación – Sistema Garver

Para el segundo caso de validación se ajustaron los costos según indicado en [4] y se ajustó el PERT considerando redespacho. Inicialmente no se tuvo en cuenta la repotenciación ni los bancos de capacitores, llegando al mismo resultado reportado en [4]. Esta solución es ilustrada en la Fig. 8. En este caso es necesaria la adición de 2 líneas en 3-5, 2 líneas en 2-6 y 2 líneas en 4-6, para un costo de US\$ 160. En la Fig. 9 se ilustra el sistema de potencia con la solución implementada.

1-2	1-3	1-4	1-5	1-6	2-3	2-4	2-5	2-6	3-4	3-5	3-6	4-5	4-6	5-6	N2	N4	N5
1	0	1	1	0	1	1	0	4	0	6	0	0	2	0	0	0	0

Fig. 6. Resultado para el primer caso de validación considerando candidatos no convencionales. Fuente: autores

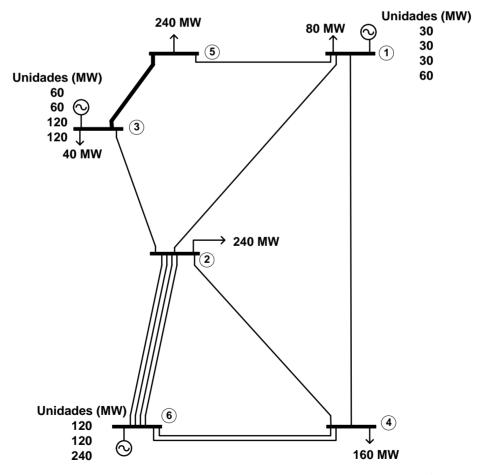


Fig. 7. Representación de la solución obtenida por AGH considerando candidatos no convencionales (primer caso de validación).

Fuente: autores

Posteriormente, se considera la opción de repotenciación y ubicación de bancos de capacitores, obteniendo la solución ilustrada en la Fig. 10, la cual indica 1 circuito repotenciado en 3-5, la adición de 2 líneas en 2-6, 1 línea en el corredor 4-6, 1 banco de capacitores de 2 pasos (40 MVar) en el nodo 4 y 1 banco de capacitores de 1 paso (20 MVar) en el nodo 5, para un costo de US\$ 106. En la Fig. 11 se ilustra el sistema de potencia con la solución implementada. En este caso se obtiene una reducción del costo del PERT de US\$ 54 debido a la inclusión de candidatos no convencionales.

5.3 Sistema IFFF de 24 barras

Como se mencionó anteriormente los datos de este sistema pueden ser consultados en [5]. Para la repotenciación de líneas se asume un costo relativo igual a la mitad del costo de instalar nuevos circuitos. Para una línea repotenciada los valores de resistencia y reactancia se reducen a la mitad y su capacidad de transmisión es duplicada. Adicionalmente, se tienen las siguientes consideraciones:

1	L-2	1-3	1-4	1-5	1-6	2-3	2-4	2-5	2-6	3-4	3-5	3-6	4-5	4-6	5-6	N2	N4	N5
	1	0	1	1	0	1	1	0	2	0	3	0	0	2	0	0	0	0

Fig. 8. Resultado para el segundo caso de validación sin candidatos no convencionales. Fuente: autores

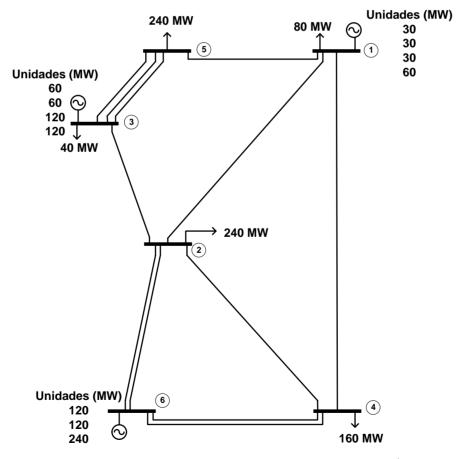


Fig. 9. Representación de la solución obtenida por el AGH sin candidatos no convencionales (segundo caso de validación).

Fuente: autores

1-2	2	1-3	1-4	1-5	1-6	2-3	2-4	2-5	2-6	3-4	3-5	3-6	4-5	4-6	5-6	N2	N4	N5
1		0	1	1	0	1	1	0	2	0	6	0	0	1	0	0	2	1

Fig. 10. Resultado para el segundo caso de validación considerando candidatos no convencionales. Fuente: autores.

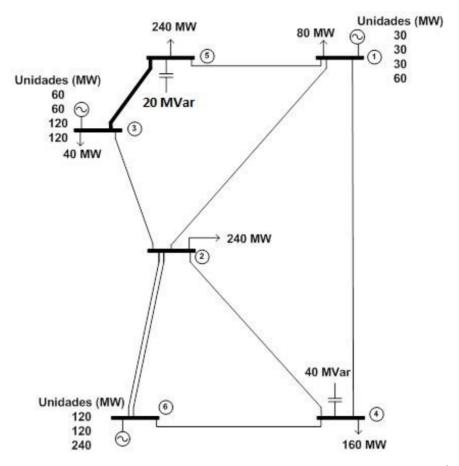


Fig. 11. Representación de la solución obtenida por AGH considerando candidatos no convencionales (segundo caso de validación). Fuente: autores

- La repotenciación solo se realiza a un máximo de líneas que está determinado por el número de las existentes en el caso base.
- Es posible tener en cada uno de los corredores un máximo de 3 líneas (nuevas más existentes).

Inicialmente, no se tienen en cuenta la repotenciación de circuitos ni la ubicación de capacitores (esto se hace asignando de forma artificial costos altos a estos candidatos). En la Fig. 12 se ilustra la mejor solución obtenida por el AGH para el sistema IEEE de 24 barras.

En este caso se indica la adición de 1 línea en los corredores en 3-24, 12-13, 14-23, 15-16 y 15-24, 2 líneas en 6-10 y 7-8, para un costo de US\$362 x 10⁶. Los resultados son consistentes con los reportados en [5], [22], [23]; en especial con respecto a los corredores en los cuales el AGH adiciona nuevas líneas de transmisión. La no exactitud en resultados obtenidos para este sistema, respecto a las publicaciones mencionadas anteriormente se debe a diferencias en el modelo AC/DC, metodologías utilizadas y candidatos de solución empleados. En la Fig. 13 se ilustra el sistema de potencia con la solución implementada.

	1-2	1-3	1-5	1-8	2-4	2-6	2-8	3-9	3-24	4-9	5-10	6-7	6-10	7-8	8-9	8-10	9-11	9-12	10-11	10-12	11-13	11-14	12-13
	1	1	1	0	1	1	0	1	2	1	1	0	3	3	1	1	1	1	1	1	1	1	2
_			•	•		•							•	•	•		•						
	12-2	23 1	3-14	13-2	2 1	1_16	1/1_	22 1	E 16	15 21	1 15 '	2/ 1	C 47	10 10		22 4	17 40	47 22	40 34	10 20	10 22	20 22	24 22
_						1 -10	14-	23 1	2-10	15-2	1 13-	24 1	.b-1/	TO-T	16-	-23	17-18	1/-22	18-21	19-20	19-23	20-23	21-22

Fig. 12. Resultado para el sistema IEEE de 24 barras sin candidatos no convencionales. Fuente: autores

5.4 Sistema IEEE de 24 barras

Como se mencionó anteriormente los datos de este sistema pueden ser consultados en [5]. Para la repotenciación de líneas se asume un costo relativo igual a la mitad del costo de instalar nuevos circuitos. Para una línea repotenciada los valores de resistencia y reactancia se reducen a la mitad y su capacidad de transmisión es duplicada. Adicionalmente, se tienen las siguientes consideraciones:

- La repotenciación solo se realiza a un máximo de líneas que está determinado por el número de las existentes en el caso base.
- Es posible tener en cada uno de los corredores un máximo de 3 líneas (nuevas más existentes).

Inicialmente, no se tienen en cuenta la repotenciación de circuitos ni la ubicación de capacitores (esto se hace asignando de forma artificial costos altos a estos candidatos). En la Fig. 12 se ilustra la mejor solución obtenida por el AGH para el sistema IEEE de 24 barras.

En este caso se indica la adición de 1 línea en los corredores en 3-24, 12-13, 14-23, 15-16 y 15-24, 2 líneas en 6-10 y 7-8, para un costo de US\$ 362 x 10⁶. Los resultados son consistentes con los reportados en [5], [22] y [23]; en especial con respecto a los corredores en los cuales el AGH adiciona nuevas líneas de transmisión. La no exactitud en resultados obtenidos para este sistema, respecto a las publicaciones mencionadas anteriormente, se debe a diferencias en el modelo AC/DC, metodologías utilizadas y candidatos de solución empleados. En la Fig. 13 se ilustra el sistema de potencia con la solución implementada.

Posteriormente se incluven como candidatos de solución la repotenciación de circuitos existentes y la ubicación de capacitores. Los resultados obtenidos se ilustran en la Fig. 14. Este indica la repotenciación (línea más gruesa) de los circuitos existentes en 2-4, 3-24, 7-8, 9-12, 11-13 y la adición de 1 línea en 6-10, dos capacitores de 100 MVar (5 pasos de 20 MVar) en los nodos 3, 10, y uno más de 60 MVar en el nodo 8 (3 pasos de 20 MVar), con un costo de US\$ 149,5 x 10⁶. En la Fig. 15 se ilustra el sistema de potencia con la solución implementada. Se puede observar que al realizar la inclusión de candidatos no convencionales en el PERT se genera una reducción del costo, equivalente a US\$ 212.5×10^6 .

6. CONCLUSIONES

El principal aporte de este trabajo es la introducción de candidatos no convencionales (repotenciación de circuitos y ubicación de capacitores) para la solución del PERT. Además, el uso de un modelo AC como representación de la red, permite tener un mayor acercamiento a los fenómenos reales presentes en los sistemas eléctricos de potencia.

Al incluir candidatos no convencionales en la solución del PERT es posible explorar un conjunto mayor de posibles soluciones y encontrar nuevas alternativas de expansión que involucran menores costos.

La validación de los resultados obtenidos por el AGH propuesto fue satisfactoria, al encontrar y mejorar las soluciones para el problema del PERT que han sido reportadas previamente en la literatura. En un trabajo futuro se pretende incluir otro tipo de soluciones no convencionales como la reconfiguración de la red existente y la inclusión de transformadores tridevanados, además de otras técnicas metaheurísticas para la búsqueda de soluciones de alta calidad.

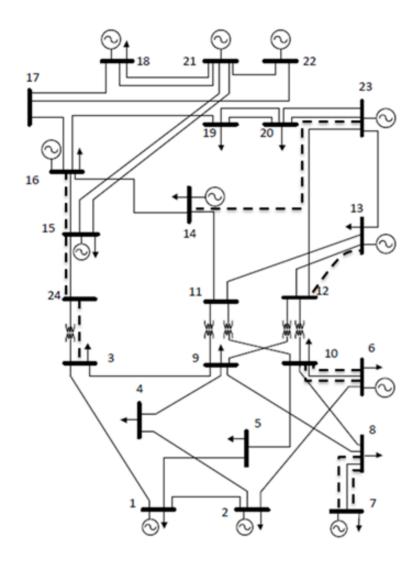


Fig. 13. Representación de la solución obtenida por AGH para el sistema IEEE de 24 barras sin considerar candidatos no convencionales. Fuente: autores

1-	-2	1-3	1-5	1-8	2-4	2-6	2-8	3-9	3-24	4-9	5-10	6-7	6-10	7-8	8-9	8-10	9-11	9-12	10-11	10-12	11-13	11-14	12-13	12-23
1	1	1	1	0	4	1	0	1	4	1	1	0	2	4	1	1	1	4	1	1	4	1	1	1
4-		42 -	22 4	4.46	14 22	15 16	. 45 3	4 45	24 10	. 47	16 10	16 22	47.4	0 17		10 24	10 20	10 22	20.22	24 22	N NIO	NO	N110	N14.4
13	3-14	13-2	23 1	4-16	14-23	15-16	15-2	1 15-	24 16	5-17	16-19	16-23	17-1	8 17	-22 1	18-21	19-20	19-23	20-23	21-22	N3	N8	N10	N14

Fig. 14. Resultado para el sistema IEEE de 24 barras incluyendo candidatos no convencionales. Fuente: autores

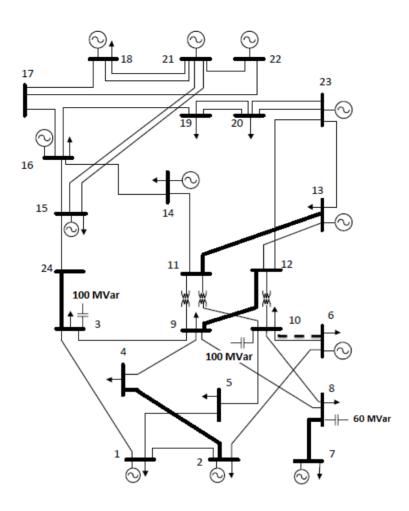


Fig. 15. Representación de la solución obtenida por AGH para el sistema IEEE de 24 barras considerando candidatos no convencionales. Fuente: autores

7. AGRADECIMIENTOS

Los autores agradecen el apoyo del Proyecto de Sostenibilidad 2016-2017 de la Universidad de Antioquia.

8. REFERENCIAS

- [1] C. de O. E. del S. I. N. (COES), "Informe DP-01-2012: Propuesta de la Actualizaci{ó}n del Plan de Transmisi{ó}n 2013 2022," 2012.
- [2] A. S. A. O. y E. Torres, "Estudio de repotenciaci{ó}n de las l{í}neas de transmisi{ó}n Itaip{ú} Margen Derecha en 500kV con conductores Termoresistentes," 2009.
- [3] G. Latorre, J. M. Areiza, A. Villegas,

- and R. D. Cruz, "Classification of Publications and Models on Transmission Expansion Planning," *IEEE Trans. Power Syst.*, vol. 18, no. 2, pp. 938–946, 2003.
- [4] M. J. Rider, A. V Garcia, and R. Romero, "A constructive heuristic algorithm to short term transmission network expansion planning," *Proc. 2004 IEEE Power Eng. Soc. Gen. Meet. Denver, USA*, vol. 2, pp. 2108–2114, 2004.
- [5] M. J. Rider, A. V Garcia, and R. Romero, "Power system transmission network expansion planning using AC model," *IET Gener. Transm. Distrib.*, vol. 1, no. 5, pp. 731–742, 2007.

- [6] S. Binato, M. V. F. Pereira, and S. Granville, "A new Benders decomposition approach to solve power transmission network design problems," *IEEE Trans. Power Syst.*, vol. 16, no. 2, pp. 235–240, May 2001.
- [7] L. Bahiense, G. C. Oliveira, M. Pereira, and S. Granville, "A mixed integer disjunctive model for transmission network expansion," *IEEE Trans. Power Syst.*, vol. 16, no. 3, pp. 560–565, 2001.
- [8] E. Carreño, E. N. Asada, A. V Garcia, and R. Romero, "A Branch and Bound Algorithm Using the Hybrid Linear Model in the Transmission Network Expansion Planning," *IEEE Power Tec Russ.*, pp. 1–6, 2004.
- [9] A. S. D. Braga and J. T. Saraiva, "A Multiyear Dynamic Approach for Transmission Expansion Planning and Long-Term Marginal Costs Computation," *IEEE Trans. Power Syst.*, vol. 20, no. 3, pp. 1631–1639, 2005.
- [10] A. M. Leite da Silva, L. S. Rezende, L. M. Honório, and L. a. F. Manso, "Performance comparison of metaheuristics to solve the multistage transmission expansion planning problem," *IET Gener. Transm.* & Distrib., vol. 5, no. 3, p. 360, 2011.
- [11] R. a. Gallego, a.B. Alves, a. Monticelli, and R. Romero, "Parallel simulated annealing applied to long term transmission network expansion planning," *IEEE Trans. Power Syst.*, vol. 12, no. 1, pp. 181–188, 1997.
- [12] E. Luiz, G. C. De Oliveira, S. Binato, and J. M. A. Ortiz, "Transmission Network Expansion Planning Under a Tabu Search Approach," *IEEE Trans. Power Syst.*, vol. 16, no. 1, pp. 62–68, 2001.
- [13] D. Kavitha and K. S. Swarup,

- "Transmission Expansion Planning using LP-Based Particle Swarm Optimization," in *in Proc. of the 2006 IEEE Power Conference, New Delhi, India*, 2006, pp. 1–5.
- [14] A. Verma, B. K. Panigrahi, and P. R. Bijwe, "Harmony search algorithm for transmission network expansion planning," *IET Gener. Transm.* & Distrib., vol. 4, no. 6, pp. 663–673, 2010.
- [15] A. A. R. A.R. and Seifi, "Unified electrical and thermal energy expansion planning with considering network reconfiguration," *Gener. Transm.* & Distrib., vol. 9, no. 6, pp. 592–601, 2015.
- [16] F.-F. M. Heidari S. and K. S., "Power Distribution Network Expansion Planning Considering Distribution Automation," *Power Syst. IEEE Trans.*, vol. 9, no. 3, pp. 1261–1269, 2015.
- [17] R. R. M. Rahmani, G. Vinasco, M. J. Rider and P. M. Pardalos, "Multistage Transmission Expansion Planning Considering Fixed Series Compensation Allocation," *IEEE Trans. Power Syst.*, vol. 28, no. 4, pp. 3795–3805, 2013.
- [18] M. J. R. G. Vinasco and R. Romero, "A Strategy to Solve the Multistage Transmission Expansion Planning Problem," *IEEE Trans. Power Syst.*, vol. 26, no. 4, pp. 2574–2576, 2011.
- [19] R. A. G. A. H. Domínguez, A. Escobar, "Transmission Expansion Planning Considering Conductor Proposals with Different Wire Size and Technology," in in Proc. of the 2014 Transmission & Distribution Conference and Exposition, Medell (1)n, Colombia, 2014, pp. 1–6.
- [20] G. D. P. Zimmerman R, Murillo C, "MATPOWER: Steady-state operations, planning and analysis tools for power systems research and education," *IEEE Trans. Power Syst.*, vol. 25, no. 1, pp. 12–19, 2011.

- [21] L. Garver, "Transmission Network Estimation Using Linear Programming," *IEEE Trans. Power Appar. Syst.*, vol. 89, no. 7, pp. 1688– 1697, Sep. 1970.
- [22] R. Fang and D. J. Hill, "A New Strategy for Transmission Expansion in Competitive Electricity Markets," *IEEE Trans. Power Syst.*,
- vol. 18, no. 1, pp. 374–380, 2006.

 [23] R. Romero, C. Rocha, J. R. S. Mantovani, and I. G. Sánchez, "Constructive heuristic algorithm for the DC model in network transmission expansion planning," IEEE Gener. Transm. & Distrib., vol. 152, no. 2, pp. 277–282, 2005.